

BEST AVAILABLE COPY

출력 일자: 2004/8/23

발송번호 : 9-5-2004-033928713

수신 : 서울 강남구 삼성동 158-12 서영빌딩

발송일자 : 2004.08.20

9층(네이트국제특허법률사무소)

제출기일 : 2004.10.20

정원기 귀하

135-090

## 특허청 의견제출통지서

출원인 명칭 엘지.필립스 엘시디 주식회사 (출원번호: 119981018655)

주소 서울 영등포구 여의동 20번지

대리인 성명 정원기 외 1명

주소 서울 강남구 삼성동 158-12 서영빌딩 9층(네이트국제특허법률사무소)

출원번호 10-2002-0041938

발명의 명칭 듀얼패널타입 유기전계발광 소자 및 그의 제조방법

이 출원에 대한 심사결과 아래와 같은 거판이유가 있어 특허법 제63조의 규정에 의하여 이출 통지 하오니 의견이 있거나 보정이 필요한 경우에는 상기 제출기일까지 의견서[특허법시행규칙 별지 제 25호의2서식] 또는/및 보정서[특허법시행규칙 별지 제5호서식]를 제출하여 주시기 바랍니다.(상기 제출기일에 대하여 매회 1월 단위로 연장을 신청할 수 있으며, 이 신청에 대하여 별도의 기간연장 승인통지는 하지 않습니다.)

### [이유]

이 출원의 특허청구범위 제1항 내지 제12항에 기재된 발명은 그 출원전에 이 발명이 속하는 기술분야에서 통상의 지식을 가진 자가 아래에 지적한 것에 의하여 용이하게 발명할 수 있는 것이므로 특허법 제29조제2항의 규정에 의하여 특허를 받을 수 없습니다.

### [아래]

1. 본원의 청구범위 제1항 내지 제6항, 제12항 듀얼패널타입 유기전계발광소자에 관한 것으로 이출 원본공개특허공보 공개2001-117509(2001. 4. 27 이하 "인용발명"이라 함)와 대비하여 볼 때 구성에 있어서 듀얼패널타입구조 및 연결패턴을 동일하게 구비하고 있으며 연결패턴의 형상, 재질 및 연결관계에 일부 차이가 있으나 이 정도는 당업자가 통상의 창작능력을 발휘하여 구현할 수 있는 선계변경사항이며 효과 또한 현저하다고 할 수 없어 당해 기술분야에서 통상의 지식을 가진 자가 인용발명에 의하여 용이하게 발명할 수 있다고 판단됩니다.

2. 본원의 청구범위 제7항 내지 제11항은 상기 청구범위 제1항 내지 제6항, 제12항의 제조방법에 관한 것으로 상기 인용발명에 의하여 용이하게 도출될 수 있다고 판단됩니다.

### [참 무]

참구1 일본공개특허공보 공개2001-117509호(2001.04.27) 1부. 끝.

2004.08.20

특허청

전기전자심사국

전기심사담당관실

심사관 박재훈



## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-117509

(43)Date of publication of application : 27.04.2001

(51)Int.Cl.

G09F 9/30  
H01L 29/786  
H01L 21/336  
H05B 33/14  
H05B 33/26

(21)Application number : 11-291841

(22)Date of filing : 14.10.1999

(71)Applicant : NIPPON HOSO KYOKAI <NHK>

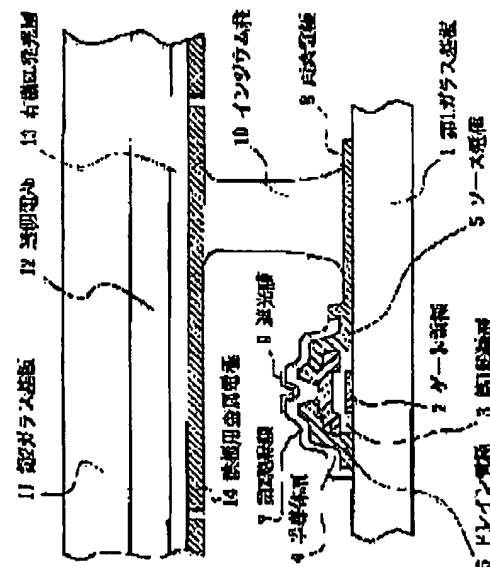
(72)Inventor : TANAKA KATSU  
IZUMI YOSHITAKA  
INOUE YOJI  
TANAKA ISAO  
OKAMOTO SHINJI

### (54) ORGANIC EL DISPLAY DEVICE

(57)Abstract:

**PROBLEM TO BE SOLVED:** To improve the emission luminance of an organic EL display device and to obtain a long life of the device.

**SOLUTION:** After a driving substrate 1-9 for driving an active matrix to increase the light emission time of a single pixel by a memory effect and an EL element substrate 11-14 for the emission of EL light are produced as completely separated from each other, the substrates are laminated by pressing by using indium columns 10 or the like as a glue.



### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision  
of rejection]

[Date of requesting appeal against examiner's  
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

## (12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-117509

(P2001-117509A)

(43) 公開日 平成13年4月27日 (2001.4.27)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	7-73-7 <sup>7</sup> (参考)
G 0 9 F 9/30	3 3 1 3 3 8 3 6 5	G 0 9 F 9/30	3 3 1 3 K 0 0 7 3 3 8 5 C 0 9 4 3 6 6 C 5 F 1 1 0
H 0 1 L 29/786 21/336		H 0 5 B 33/14 33/26	A Z

審査請求 未請求 請求項の数 7 O L (全 6 頁) 最終頁に続く

(21) 出願番号 特願平11-291841

(22) 出願日 平成11年10月14日 (1999. 10. 14)

(71) 出願人 000004352

日本放送協会

東京都渋谷区神南2丁目2番1号

(72) 発明者 田中 克

東京都世田谷区砧1丁目10番11号 日本放送協会 放送技術研究所内

(72) 発明者 和泉 佳孝

東京都世田谷区砧1丁目10番11号 日本放送協会 放送技術研究所内

(74) 代理人 100059255

弁理士 杉村 曉晴 (外2名)

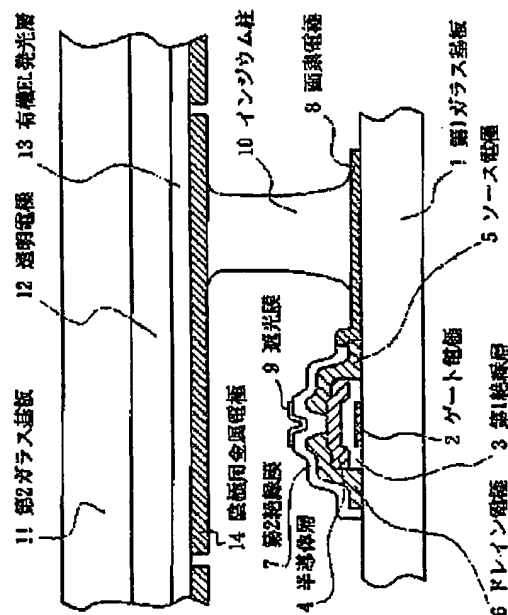
最終頁に続く

(54) 【発明の名称】 有機EL表示装置

## (57) 【要約】

【課題】 有機EL表示装置の発光輝度の改善と長寿命化をはかる。

【解決手段】 メモリ効果による単一画素の発光時間の長時間化をはかるアクティブマトリクス駆動のための駆動基板(1-9)とEL発光のためのEL素子基板(11-14)とを完全に分離して作製した後、両基板をインジウム柱10などを媒介として使用してプレスして貼り合わせる。



(2)

特開2001-117509

1

2

## 【特許請求の範囲】

【請求項1】 有機EL材料を用いた表示装置において、当該装置がEL素子の駆動を行うアクティブマトリックスの駆動基板と、EL素子の発光を行うEL素子基板とを貼り合わせた構造を有することを特徴とする有機EL表示装置。

【請求項2】 請求項1記載の装置において、前記アクティブマトリックスの駆動基板に薄膜トランジスタが用いられることを特徴とする有機EL表示装置。

【請求項3】 請求項1記載の装置において、前記アクティブマトリックスの駆動基板にMOS電界効果型トランジスタが用いられることを特徴とする有機EL表示装置。

【請求項4】 請求項1から3いずれか記載の装置において、前記貼り合わせ部分にインジウムまたは金またはニッケルまたは銀またはハンダを含む金属が用いられることを特徴とする有機EL表示装置。

【請求項5】 請求項1から3いずれか記載の装置において、前記貼り合わせ部分に異方性導電材料または光硬化性絶縁材料または導電性樹脂ボールが用いられることを特徴とする有機EL表示装置。

【請求項6】 請求項1から3いずれか記載の装置において、EL素子の陰極金属材料が前記貼り合わせのための金属材料として用いられることを特徴とする有機EL表示装置。

【請求項7】 請求項1または2記載の装置において、前記アクティブマトリックスの駆動基板およびEL素子基板に可塑性のある基板が用いられることを特徴とする有機EL表示装置。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、フラットパネルディスプレイの1つである有機ELディスプレイの構造に関するものである。

【0002】

【従来の技術】有機ELディスプレイを駆動する方法としては、単純マトリックス法とアクティブマトリックス法がある。単純マトリックス法は、最も簡単な駆動方法であり、ストライプ状に形成された下部電極と、それに垂直にストライプ状に形成された上部電極とでEL薄膜を挟んだ構造をしている。それらストライプ状の電極の電圧を順次切り替えて行くことでELディスプレイを駆動する方法である。

【0003】別の駆動方法としてアクティブマトリックス法がある。これは、薄膜トランジスタ(Thin Film Transistor, TFT)などで構成された画素基板上にEL素子を形成している構造を持つ。TFTで構成された単位画素構造に印加する電圧の駆動波形により、前記単純マトリックス構造では実現できないメモリ駆動を実現でき、単一画素の発光時間を長くできる特徴を有する。

【0004】

【発明が解決しようとする課題】単純マトリックス法の有機ELディスプレイは、既に試作されていて、例えば1998年に開かれたEL国際会議(9<sup>th</sup> Int. Workshop on Inorganic and Organic Electroluminescence)でパイオニア社のS.Miyauchi ちによって既に発表されている(Extended Abstract of EL 98, (1998)137)。単純マトリックス法の問題は、有機EL素子の発光の印加電圧に対する応答速度が非常に早い(通常1μ秒以下)、単一画素に必要とされる輝度が著しく大きな値となる点にある。

【0005】例えば、有機EL素子を用いてELディスプレイを作製し、100本のストライプ状電極を駆動したとすると、デューティ比は1/100であり、ディスプレイの輝度100(cd/m<sup>2</sup>)を得るには、各単一画素を構成する有機EL素子は瞬間的に10000(cd/m<sup>2</sup>)の輝度を必要とする。このELディスプレイにおいて、各単一画素が発光する時間は、図1(a)に示すように、1/100フレーム期間しかなく、発光の時間的な利用率は著しく低くなる。

【0006】また、瞬間的に非常に高い輝度でEL素子を駆動しなければならないため、各単一画素を構成する個々のEL素子の劣化が進み、素子寿命は大幅に低下してしまう。さらにまた、有機EL素子は、高輝度で光らせる程、印加電圧が上昇してしまうとの問題がある。またさらに、有機EL素子では輝度が100(cd/m<sup>2</sup>)から10000(cd/m<sup>2</sup>)と100倍も増える発光条件下では、発光効率は半減してしまうという問題もある。このように単純マトリックス法は、EL素子の寿命の低下と印加電圧の上昇および発光効率の低下を招く。

【0007】他方、例えば1999年のSID(The Society for Information Display)国際会議にてセイコーエプソン社のT.Shimoda ちによって発表されているように、TFTを各画素に搭載した有機ELディスプレイも既に試作されている(SID99 Digest, (1999) 372)。この方法では搭載したTFTによって、各画素がメモリ機能を有し、このメモリ機能で各画素の発光時間を大幅に増加させることができるので、これによりディスプレイの高輝度化を図ろうとするものである。

【0008】ところが、有機EL素子の発光層は有機材料を用いているため、有機溶媒や水によって分解、劣化しやすく、無機半導体材料で用いられているような、ウェットプロセスを使ったリソグラフィ(微細加工技術)がEL素子の加工に使えない。また、EL素子の陽極と陰極間は互いに平行になっていて凹凸があってはならない。また、TFTとEL素子が並置される構造となるため、表示画面に対する発光領域の占める割合は小さくなる。このため、ELディスプレイの高輝細化が制約されるとともに開口率が大幅に低下する(15%以下の開口率)。

(3)

特開2001-117509

3

【0009】そのため、このELディスプレイにおいて、各単一画素は1フレーム期間連続的に発光することができるものの、図1(b)に示すように開口率を考慮した単一画素あたりの発光強度は著しく低くなる。また、光の取り出しをEL素子側で行った場合には、仕草開数の小さな金属材料を使った陰極電極を透明化しなければならないという困難が伴うため、発光の利用率はさらに低下する。このため、TFTを用いた有機ELディスプレイの輝度は、単純マトリクス法の輝度に比べてほとんど改善されないばかりか、むしろ低下してしまう傾向があった。

【0010】そこで本発明の目的は、前述の従来の問題点を解決し、アクティブマトリクス駆動によるメモリ効果を保持しつつ、発光素子の開口率向上による発光輝度の改善をはかる有機EL表示装置を提供せんとするものである。

【0011】

【課題を解決するための手段】この目的を達成するため、本発明有機EL表示装置は、当該装置がEL素子の駆動を行うアクティブマトリクスの駆動基板と、EL素子の発光を行うEL素子基板とを貼り合わせた構造を有することを特徴とするものである。

【0012】さらに本発明は、前記アクティブマトリクスの駆動基板に薄膜トランジスタが使用されてもよく、またMOS電界効果型トランジスタが使用されてもよい。またさらに本発明は、前記貼り合わせ部分にインジウムまたは金またはニッケルまたは銀またはハンダを含む金属が用いられてもよく、同貼り合わせ部分に異方性導電材料または光硬化性絶縁材料または導電性樹脂ボールが用いられてもよく、前記EL素子の陰極金属材料が前記貼り合わせのための金属材料として用いられてもよい。さらに、本発明装置は、前記アクティブマトリクスの駆動基板および前記EL素子の基板に可塑性のある基板が用いられてもよい。

【0013】

【発明の実施の形態】本発明によれば、有機EL表示装置を高輝度化する手段として、アクティブマトリクスの駆動基板とEL素子基板とを完全に分離して作製し、両基板を貼り合わせることによって表示装置を構成しているため、EL表示装置の各単一画素が1フレーム期間にわたり連続して発光することに加えて開口率が大きく向上し、開口率を考慮した単一画素あたりの発光強度が図1(c)に示すように、従来のアクティブマトリクス法(図1(b))に比し大幅に改善される。

【0014】

【実施例】以下添付図面を参照し、実施例により本発明の実施の形態を詳細に説明する。図2に本発明有機EL表示装置の具体的実施例に係る一形態の構造断面図を示す。第1ガラス基板1上にはアクティブマトリクス回路を構成するTFTが作製されている。図2において、

4

1は第1ガラス基板、2はモリブデン-タンタル合金またはアルミのゲート電極、3は酸化シリコンの第1(ゲート)絶縁膜、4はアモルファスシリコンの半導体層、5はチタンまたはアルミのソース電極、6はチタンまたはアルミのドレイン電極、7は酸化シリコンの第2絶縁膜、8はソース電極5と電気的に導通され画素ごとに独立して設けられたアルミの画素電極であり、9はアルミの遮光膜である。この画素電極8上には柱状構造のインジウム柱10を蒸着法とリフトオフ法またはメッキとリフトオフ法により形成する。

【0015】一方、11の第2ガラス基板上には12の透明電極(ITO)膜を形成し、さらに13の有機EL発光層を作製し、更にその上に単位画素ごとに分離したEL素子の陰極用金属電極14をパターンニングする。それら2枚のガラス基板について、画素電極8と、EL素子の陰極用金属電極14との位置合わせを行いながら、インジウム柱10を糊として使用しプレスすることにより貼り合わせる。

【0016】従って、EL素子の発光は、TFT側ではなく有機EL発光層側(図2の上側)から取り出される。この時、陰極用金属電極14の1つ1つはEL表示装置の単位画素に相当し、画素分離できる最小の間隔でパターンニングすることにより有機ELディスプレイの開口率をほぼ100%にまで高めることができる。

【0017】図3は、本発明による別の形態の実施例であり、図2のアクティブマトリクス基板について、ガラスに代えてシリコン基板を使った場合の断面構造図を示す。

【0018】図3のシリコン基板上には、アクティブマトリクス回路を構成するMOSFET(Metal-Oxide-Semiconductor Field-Effect Transistor、MOS電界効果トランジスタ)が作製されている。ここで、図3において15はp型シリコン基板、16、17はこの半導体基板15上に形成されるMOSFETのn<sup>+</sup>ソース領域およびドレイン領域、18はp<sup>+</sup>画素分離領域、19はこの画素分離領域18上に形成された酸化シリコンからなるフィールド絶縁膜である。20は酸化シリコンのゲート絶縁膜、21はポリシリコンのゲート電極、22は酸化シリコン第1絶縁膜、23は第1絶縁膜22に設けたコンタクトホールを介してドレイン領域17と電気的に導通されたアルミの第1金属電極、25は酸化シリコンの第2絶縁膜24に設けられたコンタクトホールを介してソース領域16と電気的に導通され、画素ごとに独立して設けられたアルミの第2金属電極である。26はPSG(りんけい酸ガラス)の第3絶縁膜、27は第3絶縁膜上に形成され第2金属電極25と電気的に導通されたアルミの画素金属電極である。

【0019】一方、28のガラス基板上には29の透明電極(ITO)膜を形成し、さらに30の有機EL発光層を作製し、更にその上に単位画素ごとに分離した31

(4)

特開2001-117509

5

5

のE L素子の陰極用金属電極をパターンニングする。それら2枚の基板について、画素電極27とE L素子の陰極用金属電極30との位置合わせを行いながら、バインダ材料32に金属微粒子33を分散させた異方性導電材を糊として挟み込み、プレスすることで貼り合わせる。この場合にも、E L素子の発光はMOSFET側ではなく有機E L発光層側(図3の上部側)から取り出される。この時、陰極用金属電極31の1つ1つは、E Lディスプレイの単位画素に相当し、画素分離できる最小の間隔でパターンニングすることにより有機E L表示装置の開口率を、ほぼ100%にまで高めることができる。

【0020】以上は、アクティブマトリックスの駆動基板として、ガラスやシリコン基板を用いた場合の実施例について述べたが、可塑性のあるプラスチック基板を用いた場合にも、本発明は適用できる。その場合には、プラスチック基板上に、図2と同様にTFTを形成し、また、E L素子も別のプラスチック基板上に形成し、それら2枚のプラスチック基板を金属バンプまたは、異方性導電材によって接合することで可塑性のあるE L表示装置を作製できる。この時も、陰極用金属電極の1つ1つは、E L表示装置の単位画素に相当し、画素分離できる最小の間隔でパターンニングすることにより有機E Lディスプレイの開口率を、ほぼ100%にまで高めることができる。

【0021】また、前述の実施例では、基板の貼り合わせに金属バンプおよび異方性導電材を用いた場合について示したが、その他にも、表面に導電膜を形成した樹脂ボールや光硬化性絶縁樹脂材などを用いて、基板の貼り合わせを行うことも可能である。

【0022】また、金属バンプの材料については、インジウム他に、金またはニッケルまたは銀またはハンダなどを含む金属も使用可能であり、特にE L素子の陰極金属材料をそのまま貼り合わせのためのバンプ材料として用いることも可能である。

【0023】以上いくつかの具体的実施例について本願発明の実施の形態を説明してきたが、本願発明はこれらに限定されることなく、特許請求の範囲に規定された発明の要旨内で各種の変形、変異の可能なことは自明であらう。

【0024】

【発明の効果】本発明によれば、アクティブマトリックス駆動によるメモリ効果が発現されるのに加えて、開口率が100%近くにまでなったため、図1(c)に示したように開口率を考慮した単一画素あたりの発光の強度は著しく向上し、単体のE L素子の輝度とはほぼ同等の輝度を表示装置全体の輝度として得ることができる。

【0025】また、各画素のE L素子の印加電圧の上昇を招くことなく、発光効率の低下も抑制される。また、各画素のE L素子の発光は1フレームの期間中、常

に表示装置の輝度と同程度に維持され、デューティ比はほぼ1となり、連続発光の状態が維持できるため、高印加電圧、高輝度の瞬時発光を使うことがなく、素子寿命の低下が大幅に抑制される。

【0026】さらにまた、E L素子作製において、E L素子基板上にTFTなどの駆動部分が形成されないため、E L膜の作製がTFTの凹凸による影響を受けないこと、および有機E L材料を分解してしまう有機溶媒によるウェットプロセスをE L素子作製に使う必要が全くなく、TFTとE L素子が並置される構造となっていないため微細加工が容易となり、高精細の表示装置の作製が可能となる。また、有機E L素子全体が、貼り合わせを行うことでアクティブマトリックス基板上に完全に覆われてしまうため、直接大気に曝されることもなくなり、従来、有機E L素子に不可欠であった封止の作業が不要、もしくは簡略化される。

【図面の簡単な説明】

【図1】 駆動方法を異にする有機E L表示装置における、開口率を考慮した単一画素あたりの発光の強度比較で、(a)は単純マトリックス駆動法による場合、

(b)は従来のアクティブマトリックス駆動法による場合、(c)は本発明のアクティブマトリックス駆動法による場合の発光強度をそれぞれ示す。

【図2】 TFTを使ったアクティブマトリックス駆動基板とE L素子基板とを貼り合わせた場合の本発明によるE L表示装置の構造断面図を示す。

【図3】 MOSFETを使ったアクティブマトリックス駆動基板とE L素子基板とを貼り合わせた場合の本発明によるE L表示装置の構造断面図を示す。

【符号の説明】

- 1、11、28 ガラス基板
- 2、21 ゲート電極
- 3、20 ゲート絶縁膜
- 4 半導体層
- 5 ソース電極
- 6 ドレイン電極
- 7、22、24、26 絶縁膜
- 8、27 画素電極
- 9 遮光膜
- 10 インジウム柱
- 12、29 透明電極
- 13、30 有機E L発光層
- 14、31 陰極用金属電極
- 15 半導体基板
- 16 ソース領域
- 17 ドレイン領域
- 18 画素分離領域
- 19 フィールド絶縁膜
- 23、25 金属電極
- 32 バインダ材料

(5)

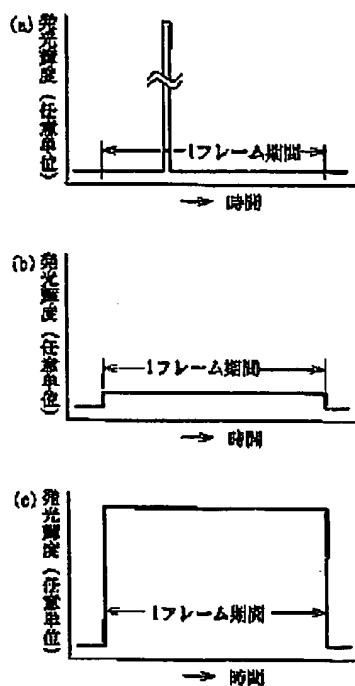
特開2001-117509

7

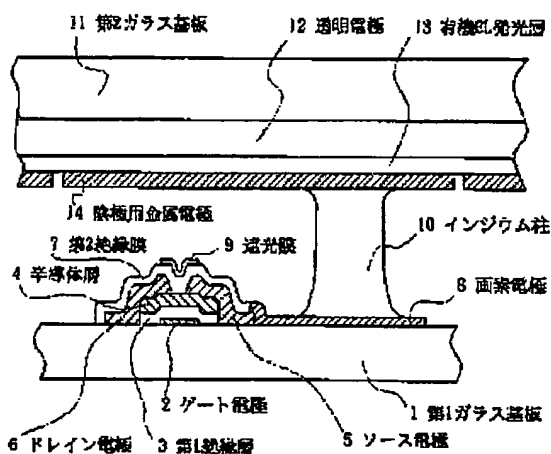
8

## 3.3 金属微粒子

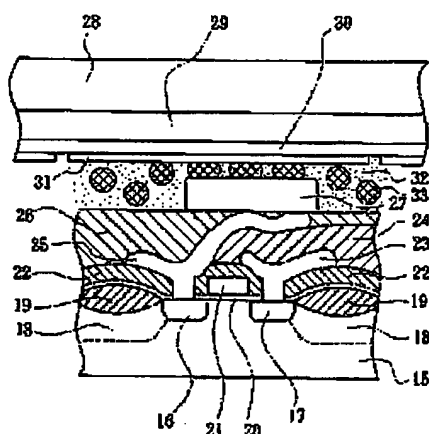
【図1】



【図2】



【図3】



フロントページの続き

(51)Int.Cl.

識別記号

F1

F-コード (参考)

H05B 33/14

H01L 29/78

612Z

33/25



(6)

特開2001-117509

(72)発明者 井上 隆司  
 東京都世田谷区砧1丁目10番11号 日本放  
 送協会 放送技術研究所内

(72)発明者 田中 功  
 東京都世田谷区砧1丁目10番11号 日本放  
 送協会 放送技術研究所内

(72)発明者 岡本 信裕  
 東京都世田谷区砧1丁目10番11号 日本放  
 送協会 放送技術研究所内

F ターム(参考) 3K007 AB02 BA07 CA01 DA02 EB05  
 5C094 AA07 AA37 BA29 CA19 EB01  
 FB01

5F110 AA30 BB01 CC07 DD02 DD05  
 EE03 EE06 EE09 FF02 FF03  
 GG02 GG15 HK03 HK04 HL03  
 NN01 NN02 NN23 NN24 NN25  
 NN47 NN52

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**